L02-8EYT



Fonte: Coolmay · L02_DIO.pdf · p. 1 · Fig. 2.

GUIA DA IDE — dados do catálogo local; confirme modelo, revisão e manual do fabricante antes de ligar.

1. Identificação e recursos no catálogo

Séries declaradas: L02/L02S

DI: 0 | DO: 8 | AD: 0 | DA: 0

2. Inserção e endereçamento

No Configurador Visual de Hardware, selecione uma CPU compatível e adicione este código. A ordem dos cartões determina os endereços gerados; confira o slot e salve o projeto. Remover ou reordenar módulos exige rever todos os operandos e tags afetados.

Digital: X/Y usam octal (0..7, 10..17). O mapa local inicia expansões em X020/Y020 e arredonda cada grupo para octetos. Use o mapa do projeto; ele não confirma a fiação. Compare o LED da entrada com o bit monitorado. Verifique comum, polaridade e tipo de saída no manual exato; não confunda relé com transistor.

Antes do ensaio, crie tags com endereços do mapa atual e comentários de canal. Compare um canal de cada vez com uma referência conhecida; registre valor esperado, observado e revisão do módulo.

3. Verificação e diagnóstico

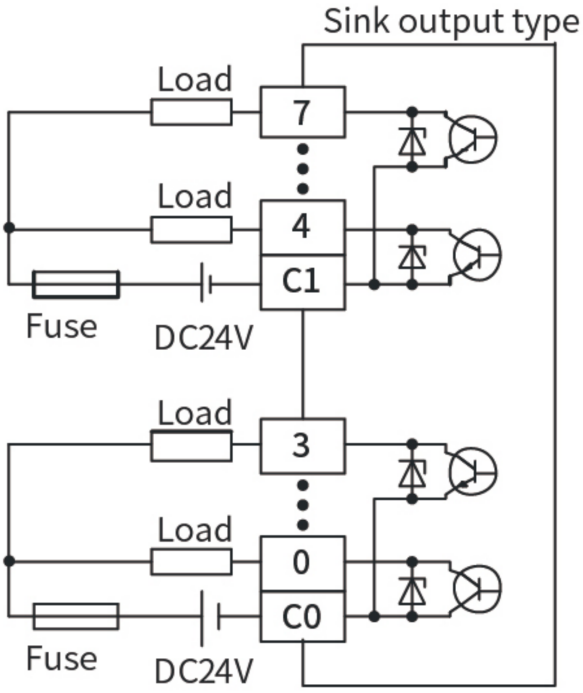
Confira alimentação e LEDs segundo o manual do modelo. Compare a montagem salva com a ordem física; a cena 3D não detecta cartões. Teste primeiro no simulador; só depois faça ensaio controlado no equipamento. Na IDE, compile antes da transferência, revise a imagem e o backup e use RUN/STOP explicitamente. Um teste offline não comprova comunicação ou operação física. Falha de leitura: confira interface selecionada e diagnóstico; não troque parâmetros de comunicação por tentativa sem registrar a configuração original.

4. Documentação do fabricante

https://en.coolmay.com/webdown/L02%20Series%20DIO%20Module%20User%20Manual.pdf

Os PDFs mantêm o idioma e a revisão do fabricante. Prefixos L02/L02S do catálogo não certificam equivalência elétrica. Para modelos não cobertos por estes PDFs, obtenha o manual exato no índice oficial; não há pinagem nem limite elétrico certificado nesta ficha.

Saídas digitais: relé e transistor



Saída transistor NPN · Fonte: Coolmay · L02_DIO.pdf · p. 1 · Fig. 9.

1. Confira o sufixo do modelo e identifique o grupo C0/C1 e seus pontos de saída. Os esquemas mostram grupos isolados entre si, não isolamento independente em cada ponto.
2. O relé fecha o circuito entre a carga e o comum do grupo. O desenho do fabricante mostra exemplos AC/DC; os limites reais pertencem à especificação do modelo.
3. No transistor NPN, o comum é negativo e a carga fica entre o positivo da alimentação externa e a saída. O esquema é para carga DC. Não aplique o exemplo AC do relé à saída transistor.
4. Dimensione a proteção e a carga segundo a corrente por ponto e por comum. Para cargas indutivas, use o circuito de supressão correspondente a AC ou DC.
5. No primeiro ensaio, use uma carga de teste adequada, uma saída por vez e um programa com desligamento explícito. Confira estado físico e corrente; um bit Y ligado não prova tensão na carga.

Legenda: Load = carga; Fuse = fusível; input = entrada; output = saída; two/three/four-wire = dois/três/quatro fios; voltage = tensão; current = corrente; Pulse = pulso; Direction = direção; Sink output type = saída NPN; common terminal = borne comum. Os códigos de bornes e as unidades permanecem os do fabricante.