L02S-24MT



Fonte: Coolmay · L02S_CPU.pdf · p. 1 · Fig. 3.

GUIA DA IDE — dados do catálogo local; confirme modelo, revisão e manual do fabricante antes de ligar.

1. Identificação e recursos no catálogo

CPU: L02S-24MT | DI: 12 (X000..X013) | DO: 12 (Y000..Y013)

Capacidade padrão na IDE (passos): 32000

Expansões máximas declaradas no catálogo: 31

Canais de pulso declarados: Y000, Y001, Y002, Y003, Y004, Y005, Y006, Y007

2. Configuração e endereçamento

Selecione esta CPU no Configurador Visual de Hardware. Ajuste a capacidade (4K/8K/16K/32K) ao equipamento real; selecione apenas opções instaladas. Salve o projeto e confira o mapa antes de programar.

X e Y usam numeração octal: após X007 vem X010; após Y007 vem Y010. Confira as faixas locais de entradas e saídas apresentadas acima. Para expansões, use os endereços do mapa da montagem atual. Adicionar ou reordenar cartões exige revisar os operandos e as tags afetados antes de compilar.

3. Verificação e diagnóstico

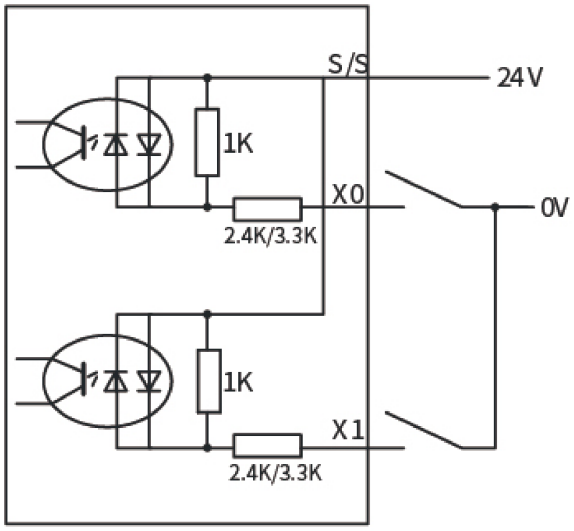
Confira alimentação e LEDs segundo o manual do modelo. Compare a montagem salva com a ordem física; a cena 3D não detecta cartões. Teste primeiro no simulador; só depois faça ensaio controlado no equipamento. Na IDE, compile antes da transferência, revise a imagem e o backup e use RUN/STOP explicitamente. Um teste offline não comprova comunicação ou operação física. Falha de leitura: confira interface selecionada e diagnóstico; não troque parâmetros de comunicação por tentativa sem registrar a configuração original.

4. Documentação do fabricante

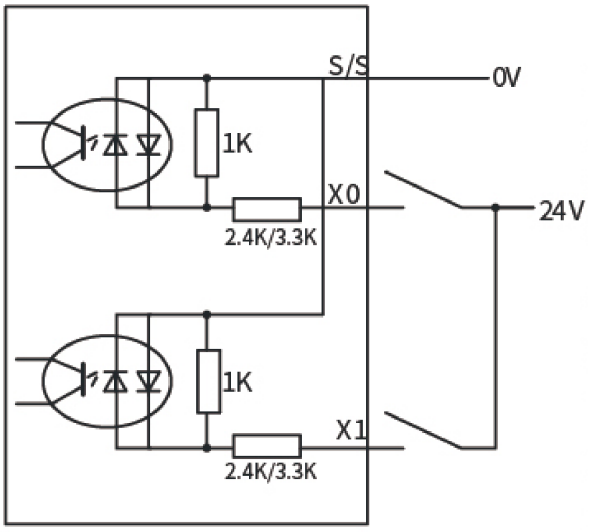
https://en.coolmay.com/webdown/L02S_PLC_User%20Manual.pdf

Os PDFs mantêm o idioma e a revisão do fabricante. Prefixos L02/L02S do catálogo não certificam equivalência elétrica. Para modelos não cobertos por estes PDFs, obtenha o manual exato no índice oficial; não há pinagem nem limite elétrico certificado nesta ficha.

Entradas digitais: NPN e PNP



Entrada NPN · Fonte: Coolmay · L02S_CPU.pdf · p. 1 · Fig. 10.

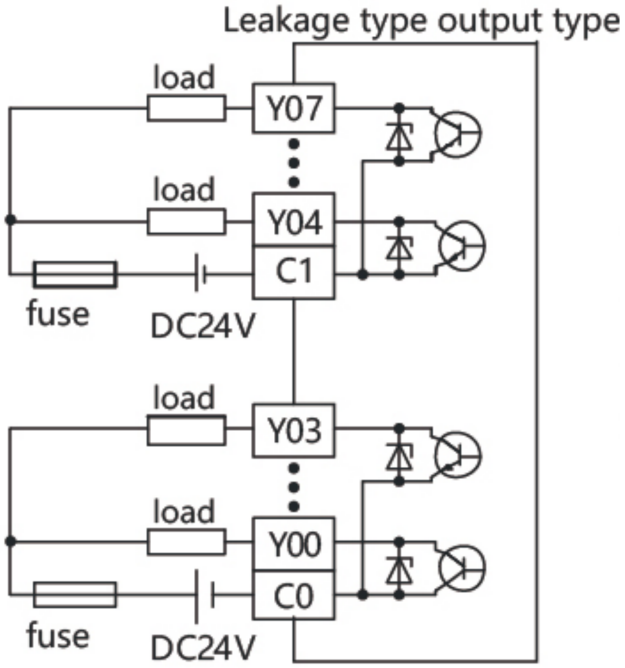


Entrada PNP · Fonte: Coolmay · L02S_CPU.pdf · p. 1 · Fig. 11.

1. Identifique S/S e Xn na frente do módulo. O manual L02 informa que os comuns de entrada são interligados; use um único tipo de ligação no módulo.
2. Na figura NPN, S/S liga ao +24 V e o contato aplica 0 V à entrada Xn. Na figura PNP, S/S liga a 0 V e o contato aplica +24 V à entrada. Não troque os dois arranjos dentro do mesmo grupo comum.
3. Para sensor de três fios, confira alimentação e sinal na ficha do sensor; o fio de sinal chega a Xn. As cores dos fios não são definidas por este desenho.
4. Com o circuito revisado, alimente e acione um canal de cada vez. Compare o LED físico, o endereço X e o contato Ladder. Se o LED responder e o endereço não, confira slot e mapa antes de mudar a fiação.

Legenda: Load = carga; Fuse = fusível; input = entrada; output = saída; two/three/four-wire = dois/três/quatro fios; voltage = tensão; current = corrente; Pulse = pulso; Direction = direção; Sink output type = saída NPN; common terminal = borne comum. Os códigos de bornes e as unidades permanecem os do fabricante.

Saídas digitais: relé e transistor

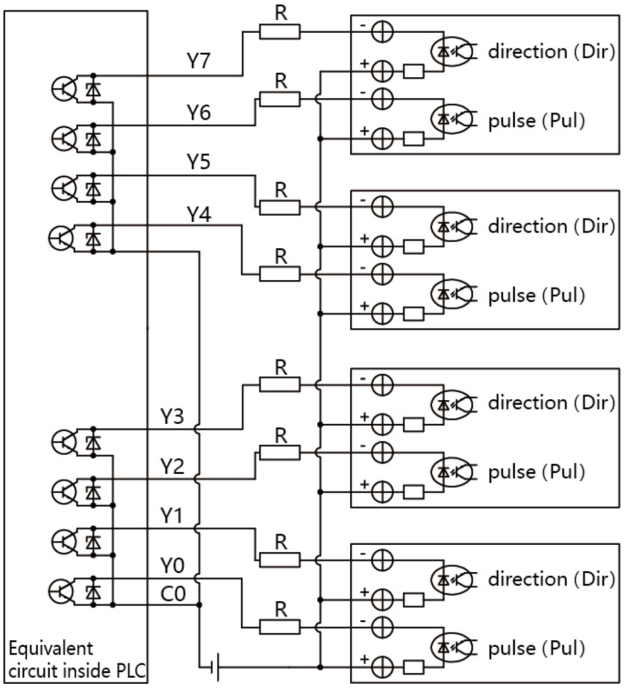


Saída transistor NPN · Fonte: Coolmay · L02S_CPU.pdf · p. 1 · Fig. 13.

1. Confira o sufixo do modelo e identifique o grupo C0/C1 e seus pontos de saída. Os esquemas mostram grupos isolados entre si, não isolamento independente em cada ponto.
2. O relé fecha o circuito entre a carga e o comum do grupo. O desenho do fabricante mostra exemplos AC/DC; os limites reais pertencem à especificação do modelo.
3. No transistor NPN, o comum é negativo e a carga fica entre o positivo da alimentação externa e a saída. O esquema é para carga DC. Não aplique o exemplo AC do relé à saída transistor.
4. Dimensione a proteção e a carga segundo a corrente por ponto e por comum. Para cargas indutivas, use o circuito de supressão correspondente a AC ou DC.
5. No primeiro ensaio, use uma carga de teste adequada, uma saída por vez e um programa com desligamento explícito. Confira estado físico e corrente; um bit Y ligado não prova tensão na carga.

Legenda: Load = carga; Fuse = fusível; input = entrada; output = saída; two/three/four-wire = dois/três/quatro fios; voltage = tensão; current = corrente; Pulse = pulso; Direction = direção; Sink output type = saída NPN; common terminal = borne comum. Os códigos de bornes e as unidades permanecem os do fabricante.

Pulso e direção: interface com o acionamento



Pulso e direção · Fonte: Coolmay · L02S_CPU.pdf · p. 1 · Fig. 15.

As figuras mostram saídas NPN ligadas a entradas optoacopladas de pulso e direção. Os rótulos Y e os canais pertencem a cada figura; não transfira a pinagem entre famílias. O fabricante ilustra adaptação de uma entrada de 5 V com resistor de 2 kΩ em série numa alimentação de 24 V. Use essa condição somente quando o manual do acionamento confirmar a mesma interface. Confira frequência, corrente, direção e permissivo antes do movimento. Na IDE, configure saída de pulso/direção e faça o primeiro teste em baixa frequência com limites mecânicos já definidos.

Legenda: Load = carga; Fuse = fusível; input = entrada; output = saída; two/three/four-wire = dois/três/quatro fios; voltage = tensão; current = corrente; Pulse = pulso; Direction = direção; Sink output type = saída NPN; common terminal = borne comum. Os códigos de bornes e as unidades permanecem os do fabricante.